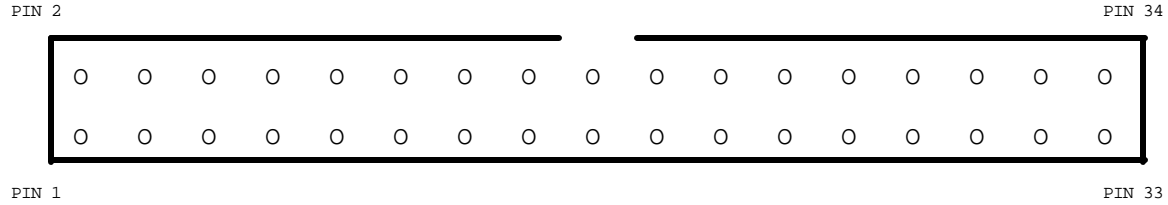


ROMEM PINOUT

FRONT PANEL:



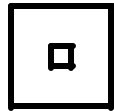
PIN DESCRIPTION

PIN	DESCRIPTION
1	VCC
3	A18
5	A17
7	A14
9	A13
11	A8
13	A9
15	A11
17	/OE
19	A10
21	/CE
23	D7
25	D6
27	D5
29	D4
31	D3
33	VCC IN/OUT

PIN DESCRIPTION

PIN	DESCRIPTION
2	A19
4	A16
6	A15
8	A12
10	A7
12	A6
14	A5
16	A4
18	A3
20	A2
22	A1
24	A0
26	D0
28	D1
30	D2
32	GND
34	RESET OUT

REAR PANEL:



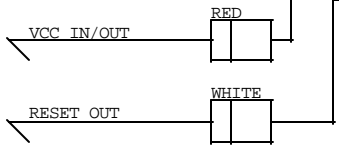
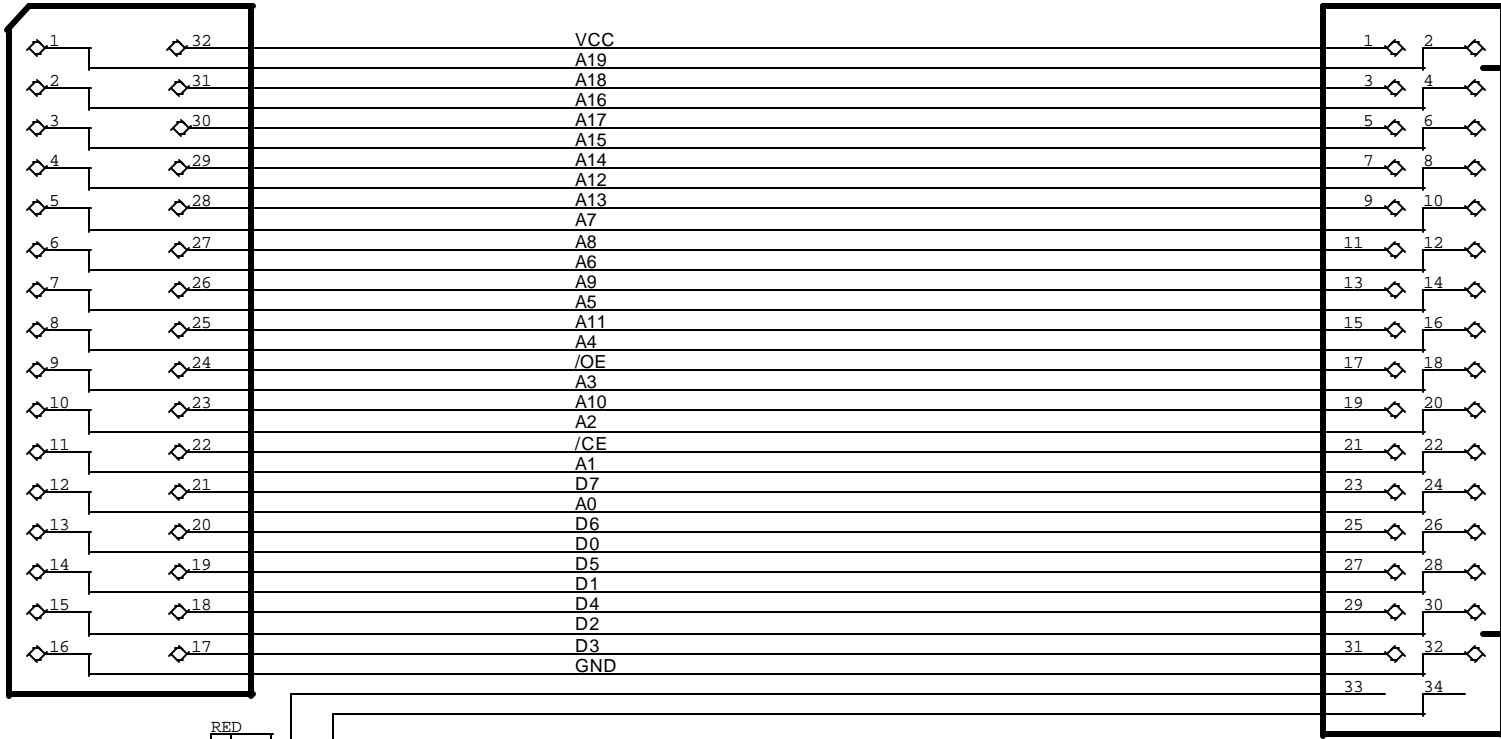
POWER JACK:

CENTER: POSITIVE SUPPLY (9V DC)

OUTSIDE: GROUND

MICROSYSTEMS DEVELOPMENT TECH. INC.		
Title		
ROMEM PINOUT		
Size	Document Number	Rev
A	RE8PINS.SCH	A
Date:	Wednesday, January 23, 2002	Sheet 1 of 1

ROMEM CABLE



TOP

MICROSYSTEMS DEVELOPMENT TECH. INC.		
Title ROMEM CABLE		
Size A	Document Number RE8CABLE.SCH	Rev B
Date: Wednesday, January 23, 2002	Sheet 1	of 1

JEDEC ROM & RAM PINOUTS

1024Kx8	512Kx8	256Kx8	128Kx8	64Kx8	32Kx8	16Kx8	8Kx8	4Kx8	2Kx8
8MBit	4MBit	2MBit	1MBit	512KBit	256KBit	128KBit	64KBit	32KBit	16KBit
A0-A19	A0-A18	A0-A17	A0-A16	A0-A15	A0-A14	A0-A13	A0-A12	A0-A11	A0-A10
FFFFFF	7FFFF	3FFFF	1FFFF	FFFF	7FFF	3FFF	1FFF	FFF	7FF
27080	27040	27020	27010	27512	27256	27128	2764	2732	2716

EPROM

A19	VPP	VPP	VPP	-	-	-	-	-	-	1	32PIN	32	-	-	-	-	-	VCC	VCC	VCC	VCC
A16	A16	A16	A16	-	-	-	-	-	-	2	28PIN	28	31	-	-	-	-	/PGM	/PGM	A18	A18
A15	A15	A15	A15	A15	VPP	VPP	VPP	-	-	3	24PIN	24	30	-	-	VCC	VCC	VCC	N.C.	A17	A17
A12	A12	A12	A12	A12	A12	A12	A12	-	-	4	2	27	29	-	-	/PGM	/PGM	A14	A14	A14	A14
A7	A7	A7	A7	A7	A7	A7	A7	A7	A7	5	3	1	28	VCC	VCC	N.C.	A13	A13	A13	A13	A13
A6	A6	A6	A6	A6	A6	A6	A6	A6	A6	6	4	2	27	A8	A8	A8	A8	A8	A8	A8	A8
A5	A5	A5	A5	A5	A5	A5	A5	A5	A5	7	5	3	26	A9	A9	A9	A9	A9	A9	A9	A9
A4	A4	A4	A4	A4	A4	A4	A4	A4	A4	8	6	4	25	VPP	A11	A11	A11	A11	A11	A11	A11
A3	A3	A3	A3	A3	A3	A3	A3	A3	A3	9	7	5	24	/OE	/OE	/OE	/OE	/OE	/OE	/OE	/OE
A2	A2	A2	A2	A2	A2	A2	A2	A2	A2	10	8	6	23	A10	A10	A10	A10	A10	A10	A10	A10
A1	A1	A1	A1	A1	A1	A1	A1	A1	A1	11	9	7	22	/CE	/CE	/CE	/CE	/CE	/CE	/CE	/CE
A0	A0	A0	A0	A0	A0	A0	A0	A0	A0	12	10	8	21	D7	D7	D7	D7	D7	D7	D7	D7
D0	D0	D0	D0	D0	D0	D0	D0	D0	D0	13	11	9	20	D6	D6	D6	D6	D6	D6	D6	D6
D1	D1	D1	D1	D1	D1	D1	D1	D1	D1	14	12	10	19	D5	D5	D5	D5	D5	D5	D5	D5
D2	D2	D2	D2	D2	D2	D2	D2	D2	D2	15	13	11	18	D4	D4	D4	D4	D4	D4	D4	D4
GND	GND	GND	GND	GND	GND	GND	GND	GND	GND	16	14	12	17	D3	D3	D3	D3	D3	D3	D3	D3

512KByte	128KByte	32KByte	8KByte	2KByte
4MBit	1MBit	256KBit	64KBit	16KBit
A0-A18	A0-A16	A0-A14	A0-A2	A0-A10
7FFFF	1FFFF	7FFF	1FFF	7FF
62040	62010	62256	6264	6216

RAM

A18	N.C.	-	-	-	1	32PIN	32	32	-	-	-	-	VCC	VCC	62010	62040
A16	A17	-	-	-	2	28PIN	28	31	-	-	-	-	A15	A15	-	-
A14	A15	A16	N.C.	-	3	24PIN	24	30	-	-	VCC	VCC	CE2	A17	-	-
A12	A12	A12	A12	A12	4	2	27	29	-	-	/WE	/WE	/WE	/WE	-	-
A7	A7	A7	A7	A7	5	3	1	28	VCC	CE2	A13	A13	A13	A13	-	-
A6	A6	A6	A6	A6	6	4	2	27	A8	A8	A8	A8	A8	A8	-	-
A5	A5	A5	A5	A5	7	5	3	26	A9	A9	A9	A9	A9	A9	-	-
A4	A4	A4	A4	A4	8	6	4	25	/WE	A11	A11	A11	A11	A11	-	-
A3	A3	A3	A3	A3	9	7	5	24	/OE	/OE	/OE	/OE	/OE	/OE	-	-
A2	A2	A2	A2	A2	10	8	6	23	A10	A10	A10	A10	A10	A10	-	-
A1	A1	A1	A1	A1	11	9	7	22	/CE	/CE	/CE	/CE	/CE	/CE	-	-
A0	A0	A0	A0	A0	12	10	8	21	D7	D7	D7	D7	D7	D7	-	-
D0	D0	D0	D0	D0	13	11	9	20	D6	D6	D6	D6	D6	D6	-	-
D1	D1	D1	D1	D1	14	12	10	19	D5	D5	D5	D5	D5	D5	-	-
D2	D2	D2	D2	D2	15	13	11	18	D4	D4	D4	D4	D4	D4	-	-
GND	GND	GND	GND	GND	16	14	12	17	D3	D3	D3	D3	D3	D3	-	-

NOTE: MANUFACTURER'S PART NUMBERS VARY

MICROSYSTEMS DEVELOPMENT TECH. INC.		
Title JEDEC ROM & RAM PINOUTS		
Size	Document Number ROMRAM.SCH	Rev 1.0
Date:	Wednesday, January 23, 2002	Sheet 1 of 1

32 PIN PLCC TO 32 PIN DIP

